

(19) 世界知的所有権機関
国際事務局(43) 国際公開日
2001年3月22日 (22.03.2001)

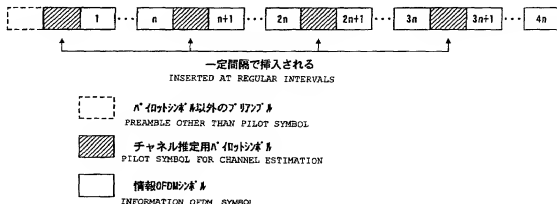
PCT

(10) 国際公開番号
WO 01/20831 A1

- (51) 国際特許分類: H04J 11/00 (74) 代理人: 鷺田公一 (WASHIDA, Kimihito); 〒206-0034 東京都多摩市鶴牧1丁目24-1 新都市センタービル5階 Tokyo (JP).
- (21) 国際出願番号: PCT/JP00/06243
- (22) 国際出願日: 2000年9月13日 (13.09.2000)
- (25) 国際出願の言語: 日本語
- (26) 国際公開の言語: 日本語
- (30) 優先権データ: 特願平11/258912 1999年9月13日 (13.09.1999) JP
- (71) 出願人 (米国を除く全ての指定国について): 松下電器産業株式会社 (MATSUSHITA ELECTRIC INDUSTRIAL CO., LTD.) (JP/JP); 〒571-8501 大阪府門真市大字門真1006番地 Osaka (JP).
- (72) 発明者: および
- (75) 発明者/出願人 (米国についてのみ): 今村大地 (IMA-MURA, Daichi) (JP/JP); 〒239-0847 神奈川県横浜市中区光の丘6-2-401 Kanagawa (JP).
- (81) 指定国 (国内): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BY, BZ, CA, CH, CN, CR, CU, CZ, DE, DK, DM, DZ, EE, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NO, NZ, PL, PT, RO, RU, SD, SE, SG, SI, SK, SL, TJ, TM, TR, TT, TZ, UA, UG, US, UZ, VN, YU, ZA, ZW.
- (84) 指定国 (広域): ARIPO 特許 (GH, GM, KE, LS, MW, MZ, SD, SL, SZ, TZ, UG, ZW), ユーロパ特許 (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ユーロッパ特許 (AT, BE, CH, CY, DE, DK, ES, FI, FR, GB, GR, IE, IT, LU, MC, NL, PT, SE), OAPI 特許 (BF, BJ, CF, CG, CI, CM, GA, GN, GW, ML, MR, NE, SN, TD, TG).
- 添付公開書類:
— 国際調査報告書
- 2文字コード及び他の略語については、定期発行される各PCTガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。

(54) Title: OFDM COMMUNICATION DEVICE AND DETECTING METHOD

(54) 発明の名称: OFDM通信装置および検波方法



(57) Abstract: A residual phase error compensating circuit (104) performs delay detection of pilot symbols contained in an OFDM signal to compensate the residual phase error of the OFDM signal. A propagation distortion compensating circuit (105) compensates the propagation distortion of the OFDM signal by using the re-encoding signal as a known signal.

(続表有)

WO 01/20831 A1